

АННОТАЦИЯ

рабочей программы дисциплины

Б1.В.ДВ.01.02 «Элементы и устройства вычислительной техники и систем управления»

по направлению подготовки аспирантуры

09.06.01 «Информатика и вычислительная техника»

направленность подготовки

«Системный анализ, управление и обработка информации (приборостроение)»

1. Основные разделы дисциплины

Общие вопросы проектирования ИМС
Общие сведения о языке VHDL
Основные средства языка VHDL
Маршрут проектирования ПЛИС на основе VHDL
Описание базовых элементов схем на VHDL
Оптимизация VHDL-проектов в конкретной САПР

2. Объем курса, виды учебной работы и формы промежуточной аттестации:

Очная форма обучения:

Трудоемкость дисциплины:	- 6 зачетных единиц
Всего часов	- 216 час.
Из них:	
Аудиторная работа	- 12 час.
Из них:	
Лекций	- 6 час.
Практических занятий	- 6 час.
Самостоятельная работа	- 168 час.
Подготовка к экзамену	- 36 час.
Формы промежуточной аттестации:	
экзамен	- 6 семестр

Заочная форма обучения:

Трудоемкость дисциплины:	- 6 зачетных единиц
Всего часов	- 216 час.
Из них:	
Аудиторная работа	- 12 час.
Из них:	
Лекций	- 6 час.
Практических занятий	- 6 час.
Самостоятельная работа	- 168 час.
Подготовка к экзамену	- 36 час.
Формы промежуточной аттестации:	
экзамен	- 3 курс